

(19) 世界知的所有権機関  
国際事務局(43) 国際公開日  
2005 年 12 月 1 日 (01.12.2005)

PCT

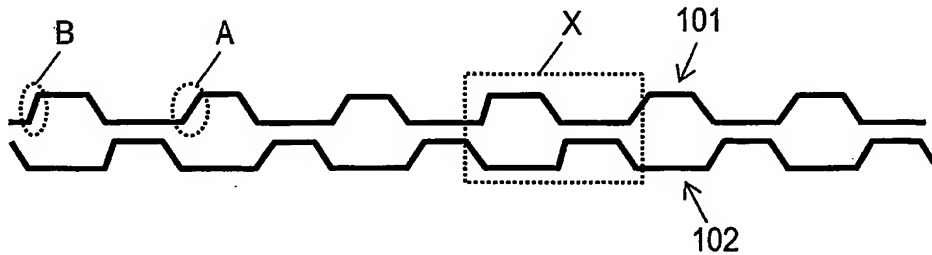
(10) 国際公開番号  
WO 2005/114626 A1

- (51) 国際特許分類: G09G 3/28, 3/20 (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (21) 国際出願番号: PCT/JP2005/009834
- (22) 国際出願日: 2005 年 5 月 24 日 (24.05.2005)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ: 特願2004-152802 2004 年 5 月 24 日 (24.05.2004) JP
- (71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 Osaka (JP).
- (72) 発明者: および
- (75) 発明者/出願人 (米国についてのみ): 美馬 邦啓 (MIMA, Kunihiro). 木村 雅典 (KIMURA, Masanori). 木村 悌一 (KIMURA, Teiichi).
- (74) 代理人: 岩橋 文雄, 外 (IWAHASHI, Fumio et al.); 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内 Osaka (JP).
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SI, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).
- 添付公開書類:  
— 国際調査報告書

[続葉有]

(54) Title: PLASMA DISPLAY PANEL DRIVING METHOD

(54) 発明の名称: プラズマディスプレイパネルの駆動方法



(57) Abstract: A plasma display panel driving method, which can reduce generation of an area that makes emitting light brightness nonuniform as a whole on a screen, without changing a voltage of a maintaining pulse and a pulse width, and thus, can suppress an increase of power consumption. The plasma display panel driving method is provided with an initializing period wherein a discharge cell is formed at a crossing part of a scanning electrode, a maintaining electrode and a data electrode, and the discharge cell generates initializing discharge; a writing period wherein the discharge cell generates writing discharge; and a maintaining period wherein maintaining pulse is alternately applied on the scanning electrode and the maintaining electrode of the discharge cell to generate maintaining discharge. As for the maintaining pulse, a pulse rise time is shorted in cycles of once in several pulses.

(57) 要約: 画面全体として発光輝度が不均一になる領域の発生を低減することができ、しかも維持パルスの電圧やパルス幅を変えことなく実現できるため、消費電力の増大を抑制することができるプラズマディスプレイパネルの駆動方法が開示されている。このプラズマディスプレイパネルの駆動方法は、走査電極および維持電極とデータ電極との交差部に放電セルを形成し、かつ放電セルに初期化放電を発生させる初期化期間と、放電セルに書き込み放電を発生させる書き込み期間と、放電セルの走査電極および維持電極に交互に維持パルス印加することにより維持放電を発生させる維持期間とを有し、維持期間に走査電極および維持電極に印加する維持パルスにおいて、複数回に 1 回の周期で立ち上がり時間を短くする。



2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。